

2017-00011 - Méthodes formelles et vérification de circuits

Type de contrat : CDD de la fonction publique

Contrat renouvelable : Oui

Niveau de diplôme exigé : Bac + 5 ou équivalent

Autre diplôme apprécié : Master ou doctorat en informatique

Fonction : Ingénieur scientifique contractuel

A propos du centre ou de la direction fonctionnelle

Le centre de recherche Inria Grenoble - Rhône Alpes compte près de 730 personnes réparties en 34 équipes de recherche et 9 services supports à la recherche.

Contexte et atouts du poste

Le poste s'inscrit dans le cadre du projet national Securiot-2 (FUI) qui vise à développer des méthodes innovantes pour la conception et certification de circuits pour l'Internet des Objets.

L'objectif est d'améliorer les outils de vérification CADP (<http://cadp.inria.fr>) développés par l'équipe CONVECS et de les utiliser pour vérifier la robustesse de circuits en présence de fautes.

Mission confiée

Missions :

Avec l'aide des chercheurs de l'équipe CONVECS, la personne recrutée sera amenée à mettre en oeuvre diverses améliorations des outils CADP, ainsi que spécifier et analyser formellement des circuits.

Pour une meilleure connaissance du sujet de recherche proposé :

Des références scientifiques sont disponibles à l'URL suivante, n'hésitez à pas à vous y connecter : <http://convecs.inria.fr>

Collaboration :

La personne recrutée travaillera avec les chercheurs de l'équipe CONVECS et également avec les partenaires du projet Securiot-2, notamment la société Tiempo.

Principales activités

Les activités consisteront, d'une part, à participer à la description formelle d'exemples de circuits considérés, à modéliser diverses fautes (transitoires ou permanentes) au niveau des portes logiques et étudier leur impact sur le comportement des circuits, et d'autre part, à contribuer à l'amélioration des logiciels CADP selon les besoins qui se feront jour.

Compétences

Une connaissance des méthodes formelles et/ou une expérience de la programmation en langage C et/ou des compétences en conception de circuits seraient appréciées.

Langues : bonne connaissance de l'anglais souhaitable

Compétences relationnelles : travail en équipe, autonomie

Avantages sociaux

- Restauration subventionnée

Informations générales

- **Thème/Domaine :** Preuves et vérification
Ingénierie logicielle (BAP E)
- **Ville :** Montbonnot
- **Centre Inria :** CRI Grenoble - Rhône-Alpes
- **Date de prise de fonction souhaitée :** 01/12/2017
- **Durée de contrat :** 12 mois
- **Date limite pour postuler :** 31/10/2017

Contacts

- **Equipe Inria :** CONVECS
- **Recruteur :**
Mateescu Radu /
radu.mateescu@inria.fr

L'essentiel pour réussir

Les qualités recherchées sont le goût pour le logiciel et la rigueur intellectuelle dans la démarche de vérification et de test.

Conditions pour postuler

Sécurité défense :

Ce poste est susceptible d'être affecté dans une zone à régime restrictif (ZRR), telle que définie dans le décret n°2011-1425 relatif à la protection du potentiel scientifique et technique de la nation (PPST). L'autorisation d'accès à une zone est délivrée par le chef d'établissement, après avis ministériel favorable, tel que défini dans l'arrêté du 03 juillet 2012, relatif à la PPST. Un avis ministériel défavorable pour un poste affecté dans une ZRR aurait pour conséquence l'annulation du recrutement.

Politique de recrutement :

Dans le cadre de sa politique diversité, tous les postes Inria sont accessibles aux personnes en situation de handicap.

Attention: Les candidatures doivent être déposées en ligne sur le site Inria. Le traitement des candidatures adressées par d'autres canaux n'est pas garanti.

- Transports publics remboursés partiellement
- Sécurité sociale
- Congés payés
- Aménagement du temps de travail
- Installations sportives

Rémunération

A partir de 30700 euros bruts annuels, selon diplômes et expérience